

Ingénieur R&D en conception microélectronique

Nature du contrat : CDD de droit public de 12 mois (renouvelable jusqu'au 31 août 2027)
Catégorie : Cadre
Filière : INGENIEUR
Domaine activité : Conception Microélectronique
Lieu de travail : Saint-Etienne (42), Gardanne (13)
Date de prise de fonction souhaitée : Fin d'année 2025
Unité : Mines Saint-Etienne/ Centre Microélectronique de Provence /
Rattachement hiérarchique : Responsable projet EU Edu4Chip

Rejoindre **Mines Saint-Étienne**, c'est s'engager dans une institution où la **science et l'innovation bâtissent un avenir plus durable**. Une école d'excellence où chacun a **l'opportunité de révéler son plein potentiel** et de **contribuer à relever les défis de demain**.

Classée parmi les meilleures écoles d'ingénieurs en France et reconnue mondialement, notre école, membre de l'Institut Mines-Télécom, forme les talents de demain tout en contribuant activement à relever les grands défis industriels, numériques et environnementaux. Avec nous, vous intégrez une communauté de 500 collaborateurs, 2500 étudiants, et participez à un projet ambitieux : conjuguer excellence académique, recherche d'avant-garde et impact sociétal positif.

L'**Institut Mines-Télécom** fédère les grandes écoles françaises autour des défis industriels majeurs, numériques, énergétiques et écologiques. Avec ses 8 Grandes Écoles publiques et 2 écoles filiales, il est le premier institut public dédié aux ingénieurs et managers. Ensemble, nous imaginons et construisons un avenir durable, en formant les acteurs qui façonneront les transitions de demain.

Ce que nous attendons de vous

En tant qu'Ingénieur.e R&D en conception de circuits intégrés, vous êtes au cœur de nos missions en formation, recherche et innovation affecté au Centre de Formation et de Recherche CMP, Centre Microélectronique de Provence. Au sein de ce centre, vous conjuguez passion scientifique et impact sociétal.

Dans le cadre du projet européen Edu4Chip (<https://edu4chip.github.io>), Mines Saint-Etienne met en place un projet pédagogique innovant de conception et de fabrication de circuits intégrés par les élèves de ses formations. Le consortium d'universités partenaires du projet développe un modèle de circuit ouvert destiné à accueillir les blocs fonctionnels (IPs) conçus par les étudiants.

Vos missions consisteront à participer à la conception et à la validation de circuits prototypes ainsi qu'à accompagner les élèves dans la fabrication de leurs propres circuits :

- Vous contribuerez à la fabrication de circuits intégrés dans un cadre pédagogique.
- Vous aiderez au développement de prototypes de circuits intégrés utilisés dans les projets d'élèves avec les universités partenaires du projet Edu4Chip, accompagnerez le travail des élèves dans la conception de circuits intégrés, participerez aux cours, TD et projets en lien avec le design de circuits microélectroniques.
- Vous validerez les IPs nécessaires à la fabrication de circuits intégrés.
- Vous mettrez en œuvre et testerez des circuits intégrés et prototypes fabriqués.
- Vous rendez compte des activités et des résultats qui relèvent des missions dont vous aurez la charge

Votre capacité à travailler en mode projet et à faire dialoguer enseignement, recherche et application concrète sera essentielle pour réussir.

Ce que nous recherchons

Vous êtes titulaire d'un diplôme Bac + 5 ou équivalent et possédez :

- Des compétences en Flot de conception de circuits intégrés numériques
 - Modélisation RTL, simulation et synthèse
 - Placement-routage
 - Vérification (DRC, LVS), du layout au GDSII
- Une maîtrise de l'anglais (niveau C1) et idéalement, une expérience internationale.

Nous vous offrons :

- la possibilité de suivre en parallèle la formation Mastère Spécialisé Conception de Circuits Microélectroniques (<https://www.mines-stetienne.fr/formation/mastere-specialise-concepteur-de-circuits-microelectroniques/>) de Mines Saint-Etienne afin de finir d'acquérir les compétences utiles à l'accomplissement de la mission. MSE assurera le coût de la formation.

Pourquoi rejoindre Mines Saint-Étienne ?

Nous accompagnons chacun de nos collaborateurs sur le chemin de l'excellence, avec la conviction qu'ensemble, **nous pouvons avoir un impact durable et significatif sur notre monde.**

Rejoindre Mines Saint-Étienne, c'est l'opportunité de trouver :

- **Un environnement stimulant** : des moyens expérimentaux de pointe, un réseau international solide (T.I.M.E., EULIST) et des campus à taille humaine avec un environnement urbain
- **Un impact réel** : des projets de recherche contractuelle à hauteur de 11 M€/an, majoritairement avec des partenaires industriels, un centre de culture scientifique la Rotonde qui s'engage depuis 25 ans dans la médiation des sciences avec plus de 50 000 visiteurs/an
- **Une qualité de vie incomparable** : 49 jours de congés et RTT, télétravail partiel, prise en charge des transports en commun à 75 %, soutien financier au covoiturage et au vélo et un baromètre social où 83 % des collaborateurs plébiscitent la qualité de vie au travail

Construisons un avenir plus durable, à travers la **science**, l'**ingénierie**, et des **projets qui font sens**.

Candidatez dès maintenant !

Date limite de candidature : 31/10/2025

 Les dossiers de candidature (CV, lettre de motivation, lettre de recommandation le cas échéant, pièce d'identité) sont à **déposer sur la plateforme RECRUTE** :

<https://institutminestelecom.recruitee.com/o/ingenieur-ret-d-en-conception-microelectronique>

Dans le cadre de sa politique Égalité, Diversité et Inclusion, l'École des Mines de Saint Etienne est un employeur soucieux de l'équité de traitement entre les candidatures.

Informations complémentaires

- Rémunération fixée selon le profil du candidat, en fonction des règles définies par le cadre de gestion de l'Institut Mines Télécom.
 - Les postes offerts au recrutement sont ouverts à toutes et tous avec, sur demande, des aménagements pour les candidates et candidats en situation de handicap.
 - À moyen terme, un poste pérenne est susceptible d'être ouvert.
 - Emploi ouvert aux titulaires de la fonction publique catégorie A et/ou aux personnes contractuelles
 - Toute candidature peut faire l'objet d'une enquête administrative
- Information à usage interne : Métier R - Ingénieur R&D – Conception Microélectronique selon le Cadre de Gestion

Les candidats retenus après examen de leur dossier de candidature seront contactés au fur et à mesure de la réception des candidatures.

Contacts

- Sur le contenu du poste :
Jean-Max DUTERTRE – Professeur, responsable projet Edu4Chip
Mail : dutertre@emse.fr
Tel. : +33 (0)4 42 61 67 36
- Sur les aspects administratifs/RH:
Servane ARRES - Gestionnaire RH
Mail : servane.arres@emse.fr
Tel. : +33 (0)4 42 61 66 12

Amandine HIRONDEAU – Adjointe DRH et Responsable pôle recrutement
Mail: hirondeau@emse.fr
Tel. : + 33 (0)4 77 42 01 03